

## ใบงานที่ 9

### เรื่อง FET Amplifier Circuit

#### จุดประสงค์การเรียนรู้

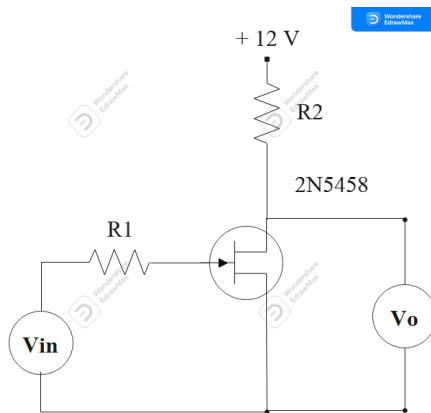
1. ศึกษาการทำงานของเฟต
2. เรียนรู้การทำงานวงจร FET Amplifier
3. ฝึกทักษะการประกอบวงจร การใช้เครื่องมือวัด
4. ทักษะการอ่านค่าและการบันทึกสัญญาณไฟฟ้า

#### เครื่องมือและอุปกรณ์

1. Signal Generator
2. Resistor  $R1 = 8.2\text{ K}\Omega$   $R2 = 4.7\text{ K}\Omega$
3. FET เบอร์ 2N 5458
4. Oscilloscope
5. แฉงและสายประกอบวงจร

#### ลำดับการทดลอง

1. ประกอบวงจรตามรูปที่ 1



รูปที่ 1

2. ปรับ Signal Generator รูป Sine wave ขนาด  $10\text{ V}_{p-p}$  ความถี่  $1\text{ KHz}$  จ้ายตำแหน่ง  $V_{in}$
3. วัดสัญญาณ output ที่ตำแหน่ง  $V_o$  ด้วย Oscilloscope

